COMPUTAEX presenta una ponencia en las Jornadas SARTECO 2018

- Mié, 12/09/2018

El investigador e ingeniero de la Fundación COMPUTAEX, Javier Corral, presentará la ponencia titulada "Compilador source-to-source, para la paralelización automática de códigos secuenciales, orientado a la gestión eficiente de recursos en centros de Computación de Alto Rendimiento" en las XXIX Jornadas de Paralelismo, en el marco de las Jornadas SARTECO 2018, organizadas por la Sociedad de Arquitectura y Tecnología de Computadores y la Universidad de Zaragoza, que se desarrollarán entre el 12 y el 14 de septiembre en Teruel.

La Computación de Alto Rendimiento supone una potente herramienta para dar solución a proyectos de elevada complejidad que de otra forma no podrían ser afrontados. Sin embargo, desarrollar programas paralelos que aprovechen sus beneficios, haciendo un uso adecuado y eficaz de los recursos de cómputo disponibles, resulta complejo para investigadores, de diversas ramas de la ciencia, que no presentan experiencia previa en la programación paralela.

Por ello, en su trabajo Corral presenta el desarrollo de un transcompilador que, mediante aprendizaje supervisado, entrenado con la ayuda de un sistema de apoyo a la toma de decisiones, persigue equilibrar el uso eficiente de los recursos en este tipo de centros, con la necesidad de sus usuarios de obtener resultados en tiempos adecuados, mediante la paralelización automática de códigos secuenciales enfocada a la formación de nuevos usuarios en el ámbito de la programación paralela.

URL del envío:https://www.cenits.es/noticias/12092018-computaex-presenta-ponencia-jornadas-sarteco-2018