

## **$\tau$ -Lop: Modeling performance of shared memory MPI**

Las operaciones colectivas definidas en el estándar MPI de paso de mensajes, para sistemas de múltiples procesadores, se pueden implementar mediante varios algoritmos. El modelado formal del coste de estos algoritmos permite su comparación, además del análisis de su rendimiento de manera independiente de la máquina.

Los métodos utilizados actualmente derivan de LogP, un modelo concebido para representar el coste de mensajes punto a punto entre nodos monoprocesador en una red de comunicaciones. Sin embargo, los supercomputadores actuales se construyen en base a nodos que integran cada vez más cores accediendo a la jerarquía de memoria, y la comunicación dentro del nodo adquiere relevancia. Las técnicas para comunicar procesos en memoria compartida, como la segmentación de mensajes o las operaciones colectivas no basadas en mensajes punto a punto, son muy diferentes a las utilizadas para comunicar procesos a través de una red, y requieren de nuevos métodos de representación.

Usando como recurso el supercomputador LUSITANIA, el trabajo de estos investigadores profundiza en las razones de la falta de precisión de LogGP y otros modelos más recientes como LognP y m lognP, y propone un nuevo modelo, denominado  $\tau$ -Lop, cuyo objetivo es modelar de forma precisa y representativa las comunicaciones MPI en memoria compartida. En el estudio se modelan y analizan algunos de los algoritmos utilizados para implementar la operación colectiva MPI broadcast en las bibliotecas MPI más conocidas: MPICH y OpenMPI.

### **Fuente de la publicación:**

- Juan Antonio Rico Gallego, Juan Carlos Díaz Martín.  
 [\$\tau\$ -Lop: Modeling performance of shared memory MPI](#). [1]  
Parallel Computing. Volume 46, July 2015, Pages 14-31.  
DOI: 10.1016/j.parco.2015.02.006

### **Proyectos relacionado:**

- [Evaluación de AzequiaMPI](#) [2].

### **Noticias relacionadas:**

- [Investigadores de UEx publican en revista internacional sobre computación paralela gracias a LUSITANIA](#) [3]

**URL del envío:** <http://www.cenits.es/enlaces/publicaciones/t-lop-modeling-performance-shared-memory-mpi>

### **Enlaces**

[1] <http://www.sciencedirect.com/science/article/pii/S0167819115000447>

[2] <http://www.cenits.es/proyectos/evaluacion-de-azequiampi>

[3] <http://www.cenits.es/noticias/31032015-investigadores-universidad-extremadura-publican-revista-internacional-sobre>